

## 思特威科技

SmartSens Technology (思特威电子科技有限公司) 是一家高性能 CMOS 图像传感器芯片设计公司，创立于 2011 年，在中国上海、北京和其他地区拥有一支全球领先的研发团队。SmartSens 专注于提供面向未来和全球领先的 CMOS 图像传感器芯片产品，是全球首家推出基于电压域架构和 Stack BSI 工艺的全局曝光 CIS 芯片的公司。2019 年成为图像传感器领域首次入选 ISSCC 的中国企业，并为 ISSCC 2019 图像传感器领域报告会做开场发表。

根据 Techno Systems Research 的最新报告，自 2017 年以来，思特威科技已连续两年在 CIS 产品安防领域全球市场占有率上保持第一，产品遍及安防监控、车载影像、机器视觉及消费类电子产品（运动相机、无人机、扫地机器人、智能家用摄像头）等应用领域。自成立以来，SmartSens 一直以客户为核心，不断创新，致力于为客户提供高质量视频解决方案。

公司官网: [www.smartsenstech.com](http://www.smartsenstech.com)

## 招聘信息

### Layout engineer

### 集成电路版图工程师（上海/北京）

#### 岗位职责:

1. 负责根据 designer 提供的 schematic 创建模拟与混合信号 IC 晶体管级版图设计;
2. 通过 DRC 和 LVS 对版图进行验证和优化;
3. 与 designer 精密合作与沟通，对版图的结构和布局有准确性地理解。

#### 任职要求:

1. 微电子及电子相关专业，本科学历;
2. 熟练掌握版图设计工具 Cadence Virtuoso/Laker 设计流程，及版图验证 DRC 和 LVS 工作使用流程;
3. 能够读懂 foundry 提供的 design rule 等文件;
4. 有 CMOS 图像传感器版图设计经验，了解 IC 工艺制作流程者优先考虑;
5. 态度积极主动，有团队合作精神。

#### 聯絡或查詢

Dr. L.K. Wong

Tel: 852-55434142

Email: [LK.Wong@smartsenstech.com](mailto:LK.Wong@smartsenstech.com)