

思特威科技

SmartSens Technology (思特威电子科技有限公司) 是一家高性能 CMOS 图像传感器芯片设计公司，创立于 2011 年，在中国上海、北京和其他地区拥有一支全球领先的研发团队。SmartSens 专注于提供面向未来和全球领先的 CMOS 图像传感器芯片产品，是全球首家推出基于电压域架构和 Stack BSI 工艺的全局曝光 CIS 芯片的公司。2019 年成为图像传感器领域首次入选 ISSCC 的中国企业，并为 ISSCC 2019 图像传感器领域报告会做开场发表。

根据 Techno Systems Research 的最新报告，自 2017 年以来，思特威科技已连续两年在 CIS 产品安防领域全球市场占有率上保持第一，产品遍及安防监控、车载影像、机器视觉及消费类电子产品（运动相机、无人机、扫地机器人、智能家用摄像头）等应用领域。自成立以来，SmartSens 一直以客户为核心，不断创新，致力于为客户提供高质量视频解决方案。

公司官网: www.smartsenstech.com

招聘信息

Digital IC design engineer 数字 IC 设计工程师 (上海)

岗位职责

1. 定义和设计模块结构并编写 design spec 及 test plan;
2. 使用 verilog 编写 rtl 级代码，并完成仿真验证;
3. 搭建 FPGA 测试平台进行芯片级测试验证;
4. 进行数字模块的芯片综合，时序分析及后仿真;
5. 编写完整的设计和验证报告。

任职要求

1. 电子类相关专业，本科及以上学历;
2. 熟悉 Linux 操作系统和 Cadence 软件;
3. 熟练掌握 Verilog 数字电路硬件编程语言;
4. 熟悉整个 IC 设计流程，熟悉 FPGA 验证平台;
5. 有数字图像处理经验的优先考虑。

聯絡或查詢

Dr. L.K. Wong

Tel: 852-55434142

Email: LK.Wong@smartsenstech.com