

思特威科技

SmartSens Technology (思特威电子科技有限公司) 是一家高性能 CMOS 图像传感器芯片设计公司，创立于 2011 年，在中国上海、北京和其他地区拥有一支全球领先的研发团队。SmartSens 专注于提供面向未来和全球领先的 CMOS 图像传感器芯片产品，是全球首家推出基于电压域架构和 Stack BSI 工艺的全局曝光 CIS 芯片的公司。2019 年成为图像传感器领域首次入选 ISSCC 的中国企业，并为 ISSCC 2019 图像传感器领域报告会做开场发表。

根据 Techno Systems Research 的最新报告，自 2017 年以来，思特威科技已连续两年在 CIS 产品安防领域全球市场占有率上保持第一，产品遍及安防监控、车载影像、机器视觉及消费类电子产品（运动相机、无人机、扫地机器人、智能家用摄像头）等应用领域。自成立以来，SmartSens 一直以客户为核心，不断创新，致力于为客户提供高质量视频解决方案。

公司官网: www.smartsensotech.com

招聘信息

Analog IC design engineer

模拟 IC 设计工程师 (上海/北京/深圳)

岗位职责:

1. 负责 CMOS image sensor 产品中电源模块、MIPI 接口模块、array 模块的设计;
2. 指导并配合所设计模块的版图设计，或者协助版图工程师进行版图设计;
3. 测试所设计的模块，了解模块设计和芯片指标的差异，并解决遇到的问题;
4. 配合 AE 进行新产品的评估测试。

任职要求:

1. 微电子及电子相关专业毕业，硕士以上学历;
2. 熟悉模拟集成电路设计，有 CMOS image sensor 设计经验优先考虑;
3. 熟悉模拟电路的版图设计，有版图设计经验佳;
4. 善于与同事进行有效的沟通，及时解决问题。

聯絡或查詢

Dr. L.K. Wong

Tel: 852-55434142

Email: LK.Wong@smartsensotech.com